

Vývojári DTV aplikácií, majú k dispozícii nový kit so Spartan®-6 FPGA. Je určený k vývoju video algoritmov, a začleneniu štandardov ako sú LVDS, TMDS, HDMI alebo DVI do cieľových aplikácií.



Vlastnosti

- Spartan-6 LX150T-3C FPGA
- 1 x High Pin Count (HPC) FMC connector with up to eight GTP connections
- Note) all HPC pins are not connected to the FPGA
- 3 x Low Pin Count(LPC) FMC connectors
- 2 x DDR2 SDRAM (Chip): ELPIDA EDE2116ACBG (2 Gbits x 2) 800Mbps
- Multiple clock sources
- Xilinx Platform Cable USB-II
- Evaluation version of DisplayPort
- LogiCORE Evaluation version of V-by-One HS core
- LVDS option board
- V-by-One HS Option board
- DisplayPort Option board
- HDMI 1.3 Option board
- Power supply

Cena, dostupnosť

Kit je dostupný v dvoch konfiguráciach:

iTB-6S-CVK-PRO : 2495,- USD (includes LVDS, V-by-One HS, DisplayPort, and HDMI 1.3 FMC option boards)

iTB-6S-CVK-FND : 1255,- USD (iba s 1.05Gbps LVDS FMC option board)

Odkazy

[Homepage](#)

[Product Brief \(pdf\)](#)

Distribúcia

[vid'. Adresár](#) *vstup iba pre registrovaných členov