

Spoločnosť Silicon Laboratories Inc. uviedla novú rodinu *ultra-low-power* MCU - **C8051F91x/0x**.

Ide o vysoko efektívne 8-bitové ('51) procesory, určené pre nízkonapäťové a batériovo-napájané aplikácie.

MCU z rodiny C8051F91xx sú navrhnuté tak, aby zvyšovali životnosť batérií. Ide procesory s najnižším odberom v aktívnom režime, ktoré šetria energiu pokiaľ aplikácia beží. Tak isto majú najnižšiu spotrebu energie v spiacom režime.

Rodina C8051F9xx poskytuje až 64 kB Flash, 4 kB RAM, 12-bitový ADC, viaceré komparátory a 25 MHz jadro, v kompaktnom púzdre 4 mm x 4 mm.

Vlastnosti

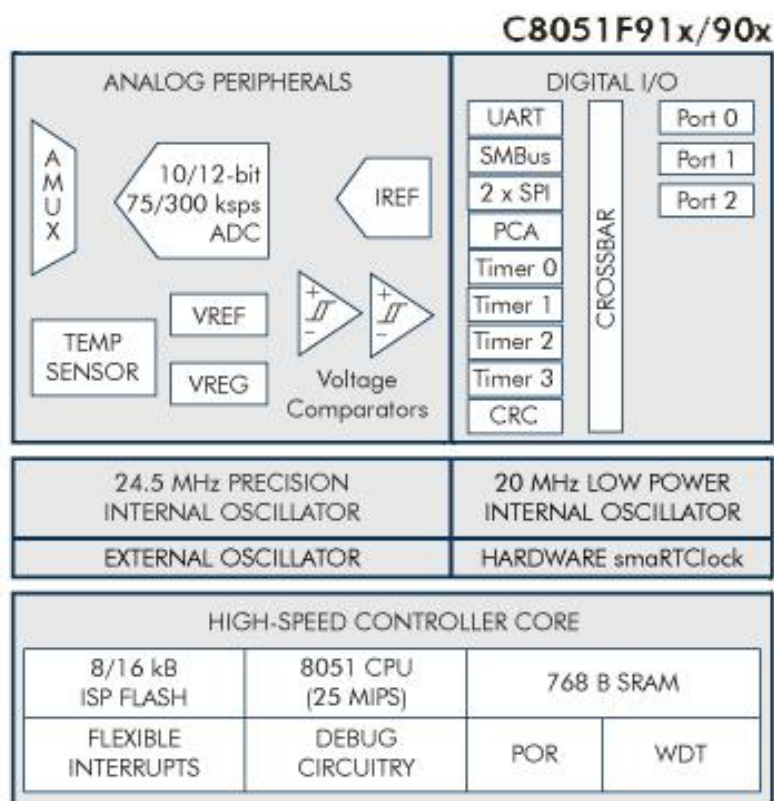
- Industry's lowest active & sleep currents
- 160 uA / MHz - active mode
- 10 nA sleep w/BOD disabled
- 50 nA sleep w/BOD enabled
- 300 nA sleep w/internal RTC
- 600 nA sleep with external crystal
- LDO voltage regulator
- 2 uS wake
- 1.5 uS analog settling time
- 25 MHz, single-cycle 8051 compatible CPU
- 12-bit ADC
- Up to 8 kB Flash, 512 bytes SRAM
- 0.9 V – 3.6 V operation

Vývojové nástroje



[C8051F912DK Development Kit 99,- USD](#)

Bloková schéma



Predstavitelia rodiny C8051F91xx

- [C8051F911-GM](#)
- C8051F911-GU
- [C8051F912-GM](#)
- C8051F912-GU

Distribúcia

[viď. Adresár](#) *vstup iba pre registrovaných členov