

12-Bit, Quad Digital-to-Analog Converter with EEPROM Memory

[Datasheet](#)

Zaujímavá kombinácia 4-násobného 12-bitového I2C DAC s konfiguračnou EEPROM pamäťou. Pamäť slúži predovšetkým na uloženie hodnôt pre každý zo štvorice DAC, takže po vypnutí a opätovnom zapnutí na výstupoch DAC okamžite nabehnú takto prednastavené hodnoty napätia.