X-fest je celosvetová séria odborných seminárov, zadarmo poskytujúcich praktické školenia pre návrhárov zaujímajúcich sa o využitie nových FPGA rodín Spartan®-6 a Virtex®-6 od firmy Xilinx.
Tento celodenný seminár bude prezentáciou nových návrhových techník, metodík a implementácii, ako aj referenčných návrhov viacerých výrobcov.

X-fest akcia bude organizovaná v 37 miestach po celej Ázii, Európe, Severnej Amerike a Japonsku, od 10 mesiaca 2009 do 2 mesiaca 2010.

Kapacita je obmedzená tak sa zaregistrujte ešte dnes!

Ponuka SILICA

- Designing Products for the Human Experience
- Designing with the Xilinx Virtex®-6 PCIe Gen2 Endpoint Block
- Designing with Xilinx Spartan®-6 Gigabit Transceivers and the PCIe Endpoint Block
- FPGA-based Wireless Communications Systems Design
- Fundamentals of FPGA-based Video Design XILINX
- High-speed Clocking: Challenges, Pitfalls and Solutions
- Implementing an FPGA-based Peripheral in an Intel® Atom™-based System
- Interfacing DDR3 and LPDRAM with the Xilinx Spartan®-6 Hard Memory Controller
- Interfacing to an Analog World
- Powering Xilinx Virtex®-6 and Spartan®-6
- Xilinx FPGA Co-processing with DSP Processors
- Xilinx Networking: 10/100/1000 to Real-Time

Program dňa
8:30 – 9:30 Registration and Exhibits
9:30 – 10:45 Multi-track Technical Sessions
10:45 – 11:15 Break and Exhibits
11:15 – 12:30 Multi-track Technical Sessions
12:30 – 14:00 Lunch and Exhibits
14:00 – 15:15 Multi-track Technical Sessions
15:15 – 15:45 Break and Exhibits
15:45 – 17:00 Multi-track Technical Sessions

Viac info na oficiálnej stránke.

Registrácia pre EMEA.