

22. 3. 2018, od 9 do 13 hodin, BVV Brno – pavilon P – sál P4 a,b

Seminář určen vývojovým pracovníkům a výrobcům v oboru elektroniky, návrhářům desek plošných spojů (DPS), vedoucím vývoje, přípravy výroby a výroby samotné, stejně jako všem pracovníkům následných operací s DPS.....

Přijďte si poslechnout zajímavé prezentace, setkat se a vyměnit si názory se svými kolegy a klienty.

Program semináře:

#### **Návrh DPS s ohledem na jejich výrobu a osazování**

**Ing. Vít Záhlava, CSc., ČVUT v Praze-FEL**

Během přednášky budou shrnuta návrhová pravidla pro výrobu holých DPS i jejich osazování, od jednoduchých, až po vícevrstvé HDI desky. Úspěšná výroba totiž závisí na vzájemném poznání problematiky mezi návrháři a technology.

#### **Predictable Design Flow for reliable PCBs (Predvídatelný návrhový proces pro spolehlivé PCB)**

**Dirk Müller, Tomasz Górecki, FlowCAD, ve spolupráci s Ivo Nemčíč, CADIN**

- Návrhy PCB sú čoraz menšie, rýchlejšie a zložitejšie. Bez ohľadu na to, pre ktorú oblasť sú tieto PCB navrhnuté, počet konštrukčných pravidiel sa neustále zvyšuje.
- Moderný CAD softvér môže pomôcť kontrolovať signálnu integritu, stabilitu napájacieho systému, alebo aj návrh antény pri zohľadnení teórie elektromagnetických pravidiel.
- Zohľadnenie a integrácia termických a mechanických obmedzení v PCB dizajne.

Poznámka: Přednáška bude v angličtině s případným částečným překladem

#### **Keď Rules of Thumb nestačia**

**Ing. Milan Hammer, Mil 1 s.r.o.**

Jak postupovat, když zažitá pravidla návrhu desky už nevyhovují. Praktická ukázka na konkrétních případech a s použitím volně dostupného softwaru: charakterizace a měření plošných spojů a diferenciálních párů, jejich modely a způsob simulace v časové a frekvenční oblasti (S-parametry a Spice simulace).

#### **Saving time and money with JTAG (Úspora času a financií pomocou JTAG)**

**Tommaso De Vivo, XJTAG, Tomasz Górecki, Flowcad**

- Čo všetko okrem programovania dokáže rozhranie JTAG?
- Čo je nutné zohľadniť v návrhu, aby bolo možné využiť čo najviac výhod rozhrania JTAG?
- Doladenie a oživenie prototypov vo vývoji.
- Testovanie v sériovej výrobe.

Poznámka: Přednáška bude v angličtině s případným částečným překladem (Ivo Nemčíč, CADIN)

#### **Návrh chladiča prakticky**

**Pavol Cabúk, TU v Košiciach**

Spôsoby odvodu tepla z elektronických zariadení. Výpočet jednoduchých chladičov a nástroje pre simuláciu komplexných systémov chladenia

Vstup na seminář pouze na základě předchozí registrace, vložné 950 Kč.

Každý registrovaný účastník semináře obdrží po ukončení semináře volnou vstupenku na veletrh.

Registraci naleznete na: <https://www.dps-az.cz/vyvoj/novinky/id:49398/pozvanka-na-seminar-dps-a-vse-kolem-nich-amper-2018->