

I2C nestačí? Skúste I3C (krycí názov SenseWireSM). Podľa špecifikácie, ktorá by mala byť schválená v 06.2016 sa bude jednať o hybrid medzi I2C a SPI.

08.03.2019: Špecifikácia je dostupná k stiahnutiu.

Mipi I3CSM bude dvojbodičová zbernica, spätne kompatibilná s I2C, pričom dátová priepustnosť bude porovnateľná s SPI - min. 10 Mbps, s možnosťou vysokovýkonného režimu - HDR (High Data Rate). Bude podporovať aj režim multi master, dynamickú adresáciu a pokročilé funkcie ako správu napájania (napr. sleep mód).

Je vyvíjaná pre účely pripojenia rôznych senzorov v mobilných zariadeniach a pre embedded zariadenia.

Kompletná pracovná špecifikácia je dostupná zatiaľ len pre členov mipi aliance.

Odkazy

[Popis na stránkach mipi Alliance.](#)

Edit 03.08.2019:

[MIPI I3C Basic Download Page](#)

[MIPI I3C Slave](#)

[An NXP Free license MIPI I3C Slave implemented in Verilog for use in FPGAs and Silicon parts.](#)