

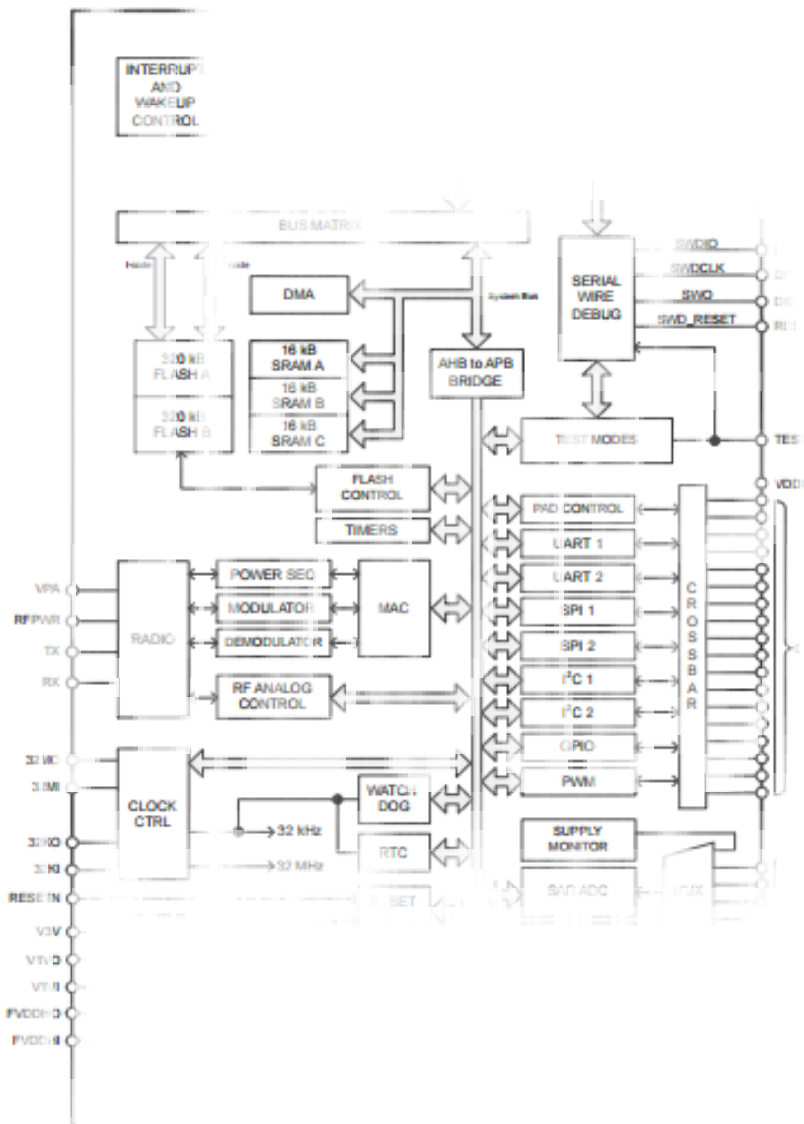
NCS36510 je nízkopríkonový SoC (System On Chip) obsahujúci 2.4 GHz IEEE 802.15.4–2006 komunikačný transceiver, ARM® Cortex®–M3 mikrokontrolér, RAM a FLASH pamäť, generátor náhodných čísiel a ďalšie periférie zjednodušujúce tvorbu kompletného zabezpečeného bezdrátového komunikátora s minimom externých súčiastok.



Vlastnosti

- Low Voltage Operation (as low as 1.0V)
- Ultra-Low Transmit Power Consumption (as low as 6.9mW)
- Ultra-Low Receive Power Consumption (as low as 6.6mW)
- Multiple Sleep Modes (Including 0.65 μ A Coma Mode Sleep Current, 0.18 μ A Coma Mode Leakage Current)
- Antenna Diversity
- Embedded Memory Configurations (640 kB FLASH and 48kB RAM)
- Exceptional Receiver Sensitivity of -99 dBm
- Programmable Output Power Up to ~8 dBm
- Supports external LNA & PA
- 2.4 GHz IEEE 802.15.4–2006 Transceiver PHY and MAC
- 32-bit ARM Cortex–M3 Processor
- Hardware AES 256 / 128 Encryption Engine with True Random Number Generator

Blokové zapojenie



Odkazy

[Product page](#)

[Product Overview](#)

[Datasheet: Low Power System-on-Chip For 2.4 GHz IEEE 802.15.4-2006 Applications](#)