

Latch v elektronike znamená *preklápací obvod*. Je to podobný pojem ako [flip-flop](#); a aj keď flip-flop sa častejšie používa na synchronné obvody (t.j. také ktoré sa preklápajú hranou hodinového signálu) a latch skôr na *preklápací obvod typu D* (často označovaný ako **transparent latch**, t.j. preklápací obvod, ktorý v jednej úrovni hodinového signálu prenáša stav vstupu D na výstup Q, a v druhej úrovni si pamätá na výstupe Q poslednú hodnotu vstupu D), terminológia nie je definovaná úplne jednoznačne.

Pôvodný význam slova **latch** je *závora* (vo význame jednoduchého mechanizmu na zamykanie dverí).

V elektronike sa stretneme ešte aj s odvodenými pojmi. **Latching relay** je *bistabilné relé*, t.j. relé ktoré si po preklopení zachová stav aj bez pripojeného riadiaceho signálu. **Latch-up** (niekedy písané aj ako latchup) je nepreložiteľný pojem z oblasti CMOS obvodov, je to stav, keď nechcene zopne parazitný tyristor v CMOS štruktúre, čo spôsobí zotrvanie obvodu v danom stave až do odpojenia napájania, prípadne až zničenie obvodu.